DP-1060 US

(19) 日本国特許庁(JP)

(12)公表特許公報(A)

(11) 特許出願公表番号

特表2004-534400

(P2004-534400A)

(43) 公表日 平成16年11月11日(2004, 11, 11)

(51) Int.Cl.'	
H O 1L	21/312
C23C	16/42

FI HO1 L 21/312 C23C 16/42

С

テーマコード (参考) 4K030 5F058

審查請求 有 予備審查請求 有 (全 51 頁)

(21) 出願番号	特願2003-511297 (P2003-511297)	(71) 出顧人	500345478
(86) (22) 出題日	平成14年6月28日 (2002. 6. 28)		ポステック・ファウンデーション
(85) 翻訳文提出日	平成15年12月25日 (2003.12.25)		大韓民国、キュンサンプクードー 790
(86) 国際出願番号	PCT/KR2002/001238		-784、ポハンーシ、ナムーグ、ヒョジ
(87) 国際公開番号	W02003/005429		ャードン、サン 31
(87) 国際公開日	平成15年1月16日 (2003.1.16)	(74) 代理人	100058479
(31) 優先權主張番号	2001/38050		弁理士 鈴江 武彦
(32) 優先日	平成13年6月29日 (2001.6.29)	(74) 代理人	100091351
(33) 優先權主張国	韓国 (KR)		弁理士 河野 哲
(81) 指定国	EP (AT, BE, CH, CY, DE, DK, ES, F1, FR,	(74) 代理人	100088683
GB, GR, IE, IT, LU, MC, N	L, PT, SE, TR), CN, JP, RU, US		弁理士 中村 誠
	•	(74) 代理人	100108855
			弁理士 蔵田 昌俊
		(74) 代理人	100075672
	•		弁理士 峰 隆司
			最終質に続く

(54) 【発明の名称】低誘電常数薄膜の製造方法

(57)【要約】

【課題】低い誘電常数を有する水素化されたシリコンオ キシカーバイド(SiCO: H)薄膜の提供。

【解決手段】酸素含有気体プラズマと共に、少なくとも 一つのビニル又はエチニル基を有する有機シリコン又は 有機ケイ酸化合物、又は飽和有機シリコン又は有機ケイ 酸化合物と不飽和炭化水素との混合物を用いて、化学蒸 着によって、低誘電常数を有する水素化されたシリコン オキシカーバイド(SiCO:H)薄膜を製造する。 【選択図】図5

200 dielectric constant annealing time (h)

【特許請求の範囲】

【請求項1】

t.

酸素含有気体プラズマと共に、少なくとも一つのビニル又はエチニル基を有する有機シリコン又は有機ケイ酸化合物、又は飽和有機シリコン又は有機ケイ酸化合物と不飽和炭化水素との混合物を用いて化学蒸着を行うことを含む、低誘電常数を有する水素化されたシリコンオキシカーバイド(SiCO:H)薄膜を製造する方法。

【請求項2】

飽和有機シリコン又は有機ケイ酸化合物と不飽和炭化水素との混合比が1:0.1~1: 10の比率であることを特徴とする、請求項1に記載の方法。

【請求項3】

少なくとも一つのビニル又はエチニル基を有する有機シリコン又は有機ケイ酸化合物がビニルトリメチルシラン、ビニルトリエチルシラン、ビニルトリメトキシシラン、ビニルトリエトキシシラン、ビニルトリエトキシシラン、1,3,5-トリビニルー1,3,5-トリメチルシクロトリシロキサン、1,3,5,7-テトラビニルー1,3,5,7-テトラメチルシクロテトラシロキサン、1,3-ジビニルテトラメチルジシロキサン、ヘキサビニルジシロキサン、アリルジメチルシラン、アリルジメトキシシラン、エチニルトリメチルシラン、エチニルトリエチルシラン、及びこれらの混合物からなる群から選択されることを特徴とする、請求項1に記載の方法。

【請求項4】

少なくとも一つのビニル又はエチニル基を有する有機シリコン又は有機ケイ酸化合物がビ 20 ニルトリメチルシラン、1,3,5,7ーテトラビニルー1,3,5,7ーテトラメチルシクロテトラシロキサン、アリルジメチルシラン、1,3ージビニルテトラメチルジシロキサン、ビニルトリメトキシシラン、及びエチニルトリメチルシランからなる群から選択されることを特徴とする、請求項3に記載の方法。

【請求項5】

飽和有機シリコン又は有機ケイ酸化合物がトリメチルシラン、トリエチルシラン、トリメトキシシラン、トリエトキシシラン、テトラメチルシラン、テトラエチルシラン、テトラエチルシラン、テトラエチルシラン、テトラエチルシーン、テトラメチルシートリシロキサン、テトラメチルシーロテトラシロキサン、テトラエチルシーロテトラシロキサン、イクタメチルシーロテトラシロキサン、ヘキサメチルジシロキサン、ビストリメチルシリルメタン、ビニルトリエチルシラン、ビニルトリエチルシラン、ビニルトリエチルシラン、ビニルトリエチルシラン、ビニルトリエチルシーン、ビニルトリン・リシロキサン、ハキサビニルー1、3、5、7ーテトラビニルー1、3、5、7ーテトラメチルシーコートリン・アリルジシロキサン、アリルジメトキシラン、エチニルトリメチルシラン、エチニルトリエチルシラン、及びこれらの混合物からなる群から選択されることを特徴とする、請求項1に記載の方法。

【請求項6】

飽和有機シリコン又は有機ケイ酸化合物がテトラメチルシラン、ヘキサメチルジシロキサン、及びテトラメチルシクロテトラシロキサンからなる群から選択されることを特徴とす 40る、請求項5に記載の方法。

【請求項7】

不飽和炭化水素がӉ $C=CH_1$, F_1 $C=CF_2$, H_1 $C=CF_2$, H_2 $C=CF_3$, H_3 $C=C=CF_4$, H_4 $C=C=CF_4$, H_5 $C=C=CF_4$, H_5 $C=C=CF_5$, H_5 $C=C=CF_6$, H_6 $C=C=CF_6$, H_7 $C=C=CF_6$, H_7 $C=C=CF_7$, H_7 C=C, H_7 C=

【請求項8】

不飽和炭化水素がH, C=OH, 又はF, C=CF, であることを特徴とする、請求項7に記載の方法。

10

_ .

【請求項9】

酸素含有気体が Q_1 , N_1Q_1 , Q_2 , Q_3 , Q_4 , Q_5 , Q_5 , Q_6 0及びこれらの混合物からなる群から選択されることを特徴とする、請求項1に記載の方法。

【請求項10】

薄膜を100~500℃範囲の温度で0.5~8時間熱処理することを特徴とする、請求 項1に記載の方法。

【請求項11】

請求項1に記載の方法により製造された低誘電常数を有する水素化されたシリコンオキシカーバイド(SiCO:H)薄膜。

【発明の詳細な説明】

【技術分野】

[0001]

本発明は、低誘電常数を有する水素化されたシリコンオキシカーバイド(SiCO:H)薄膜を製造するための改善されたプラズマ化学蒸着(CVD)方法に関する。

【背景技術】

[0002]

ULSI (ultra-large-scale integrated: 超高密度集積)回路に用いられる電子素子の大きさの縮小に伴い、層内及び/又は層間の高いキャパシタンスによるシグナル遅延が問題になっている。従って、既存の二酸化シリコン(silicon dioxide; SiO,)又はフッ素化酸化シリコン(fluorinated silicon oxide; SiOiOF)より低い誘電常数(k)をもつ物質の開発が要望されている。【0003】

米国特許第6, 147, 009号には、平行平板型プラズマエンハンスト化学蒸着チャンバー内で酸素の添加有無に関わらず、Si、C、O、BびHの原子を含有する前駆体気体を反応させることによって製造された低誘電常数を有する物質が記載されており、前記前駆体は1, 3, 5, 7-テトラメチルシクロテトラシロキサン(TMCTS, $C_4H_{16}O_4Si_4$)、テトラエチルシクロテトラシロキサン($C_8H_{24}O_4Si_4$)又はデカメチルシクロペンタシロキサン($C_{10}H_{30}O_5Si_5$)のような環状構造を有する分子である。しかし、前記特許に記述された薄膜の誘電常数は $3.3\sim4.0$ と依然と高い。前記物質の誘電常数をさらに低めるために、米国特許第6, 312, 793号では20以上の相からなる低誘 30電体が提示されている。しかし、多相(multi-phase)物質は依然と3.2より大きいk値を有する。

[0004]

それで、本発明者等は既存の物質より低い誘電常数を有する新規物質を開発することによって、本発明を完成するに到った。

【発明の開示】

【発明が解決しようとする課題】

[0005]

本発明の目的は、化学蒸着(CDV)技術を用いて改善された低誘電常数を有する水素化されたシリコンオキシカーバイド(SiCO:H)薄膜を製造する方法を提供することである 40

[0006]

本発明の他の目的は、既存の物質より低い誘電常数(k)を有するSiCOH薄膜を提供することである。

【課題を解決するための手段】

[0007]

本発明の一面に従って、酸素含有気体プラズマと共に、少なくとも一つのビニル又はエチニル基を有する有機シリコン(organosilicon)又は有機ケイ酸(organosilicate)化合物、又は飽和有機シリコン又は有機ケイ酸化合物と不飽和炭化水素との混合物を用いて化学蒸着を行うことを含む、低誘電常数を有する水素化されたシリコンオキシカーバイド(Si

10

50

CO:H)薄膜を製造する方法を提供する。

[0008]

本発明の他の一面に従って、前記方法によって製造された、2. 6以下の低誘電常数(k) を有するSiCOH薄膜を提供する。

[0009]

以下、本発明を詳細に説明する。

[0010]

本発明では、酸素含有気体プラズマと共に、少なくとも一つのビニル又はエチニル基を有 する有機シリコン又は有機ケイ酸化合物、又は飽和有機シリコン又は有機ケイ酸化合物と 不飽和炭化水素との混合物を用いて化学蒸着を行う方式で低誘電常数を有する水素化され 10 たシリコンオキシカーバイド(SiCO:H)薄膜を製造する方法を提供する。

 $[0\ 0\ 1\ 1]$

本発明に従って、低誘電常数を有するSiCOH薄膜を形成する工程はプラズマCVD装 置、例えば、リモート(remote)プラズマCVD又はダイレクト(direct)プラ ズマCVD装置を用いて行われてもよい。

[0012]

図1 aに示されたリモートプラズマC V D 装置は石英管(6)、アンテナ(9)、マッチング ボックス(5)、高周波数電力源(10)、シリコン前駆体を供給するためのマスフローコン トローラー(7)、前駆体コンテナ(2)及び反応気体を供給するためのマスフローコントロ ーラー(8)を含む。前記アンテナは石英管(6)の外周を卷いており、このようにすること 20 によってアンテナ(9)とマッチングボックス(5)が連結され、マッチングボックスは高周 波電力源(10)と連結されている。石英管(6)は酸素含有気体を供給するためのマスフロ ーコントローラー(8)に導入管を通じて連結されている。リモートプラズマCVD装置に おいて、酸素含有気体及びシリコン前駆体は個別的にマッチングボックス(5)に供給され 、前記前駆体は拡散リング(3)を通じて誘導される。

[0013]

また、図1bに示されたダイレクトプラズマCVD装置において、前駆体コンテナ(2)か ら供給されたシリコン前駆体と反応気体コンテナ(1)から供給された酸素含有気体は合わ せられてから共にマッチングボックス(5)に供給される。

[0014]

本発明の好ましい具体例によって、酸素含有気体プラズマ及び少なくとも一つのビニル又 はエチニル基を有する不飽和有機シリコン又は有機ケイ酸化合物を用いて化学蒸着を行う ことを含む、低誘電常数を有するSiCOH物質を製造する方法が提供される。

[0015]

少なくとも一つのビニル又はエチニル基を有する不飽和有機シリコン又は有機ケイ酸の代 表的な例としては、ビニルトリメチルシラン、ビニルトリエチルシラン、ビニルトリメト キシシラン、ビニルトリエトキシシラン、1,3,5-トリビニル-1,3,5-トリメ チルシクロトリシロキサン、1,3,5,7-テトラビニル-1,3,5,7-テトラメ チルシクロテトラシロキサン、1,3-ジビニルテトラメチルジシロキサン、ヘキサビニ ルジシロキサン、アリルジメチルシラン、アリルジメトキシシラン、エチニルトリメチル 40 シラン、エチニルトリエチルシラン、及びこれらの混合物が含まれる。

[0016]

不飽和有機シリコン又は有機ケイ酸化合物は、少なくとも一つのハロゲン置換基を有する 有機シリコン又は有機ケイ酸を用いてその場で(in situ)発生させてもよい。

[0017]

本発明の他の好ましい具体例によって、酸素含有気体プラズマ、及び飽和有機シリコン又 は有機ケイ酸化合物と不飽和炭化水素との混合物を用いて化学蒸着を行うことを含む、低 誘電常数を有するSiCOH物質を製造する方法が提供される。飽和有機シリコン又は有 機ケイ酸化合物と不飽和炭化水素との混合比は1:0.1~1:10の範囲が好ましい。 混合比が 0. 1未満の場合、薄膜の誘電常数が高くなる反面、混合比が 10以上であると 50

30

、薄膜の物理的性質が不良になる。

[0018]

前記具体例において、飽和有機シリコン又は有機ケイ酸化合物、又は不飽和炭化水素は少なくとも一つのハロゲン置換基を有してもよい。

[0019]

飽和有機シリコン又は有機ケイ酸化合物の代表的な例としては、トリメチルシラン、トリエチルシラン、トリメトキシシラン、トリエトキシシラン、テトラメチルシラン、テトラエチルシラン、ヘキサメチルシクロトリシロキサン、テトラメチルシクロテトラシロキサン、オクタメチルシクロテトラシロキサン、ヘキサメチルジシロキサン、ビストリメチル 10シリルメタン、及びこれらの混合物が含まれる。

[0020]

不飽和炭化水素の代表的な例としては、 H_{L} C=CH, F_{L} C=CF, H_{L} C=CCT, H_{L} C=CBr, H_{L} C=CBr, H_{L} C=CBr, H_{L} C=CBr, H_{L} C=CT, H_{L} C=

[0021]

[0022]

本発明の方法は、100~800℃の温度範囲で0.5~8時間、好ましくは450℃で1時間行われてもよい、蒸着された薄膜の熱処理段階をさらに含んでもよく、熱的に安定な低誘電常数を有するSiCOH薄膜が得られる。熱処理段階はさらに100~900℃の温度範囲で約1分間行われてもよい急速熱処理及び10秒間行われるスパイク(spike)加熱段階を含んでもよい。

【発明の効果】

[0023]

本発明によって製造された低誘電常数を有するSiCOH物質は2.8以下の誘電常数(30k)を有し、また、熱処理後に形成される熱的に安定なSiCOH薄膜は非常に低い $1.6\sim2.6$ の範囲の誘電常数(k)を有し、この誘電常数は工程変数を調整することによって調節できる。

【発明を実施するための最良の形態】

[0024]

以下、本発明を下記実施例によってさらに詳細に説明する。但し、下記実施例は本発明を 例示するためのものであり、本発明の範囲はこれらによって限定されない。

[0025]

(実施例1)

図1 bに示されたダイレクトプラズマ装置で、ビニルトリメチルシラン(VTMS, Si C_1H_{12})及び O_2 を用いて P_1 基板上に S_1 COH薄膜を蒸着した。薄膜蒸着の間に O_2 /VTMSの流量比は $1\sim13$.3の範囲で変えた。反応器内の圧力及び温度はそれぞれ1mmHg及び30Cであり、加えられたプラズマパワーは60Wであった。このようにして蒸着された薄膜を A_1 7雰囲気下で $300\sim500$ Cの温度範囲で熱処理して低誘電常数を有する薄膜を得た。

[0026]

図2に提示されたように、蒸着された薄膜及び450℃で熱処理された薄膜の各々の炭素含量はO2/VTMSの流量比が増加するにつれて低くなった。図3は450℃で熱処理された薄膜は1.8~2.4の誘電常数を有する反面、熱処理しない蒸着された薄膜は2.3~2.8の誘電常数を有することを示している。図4及び図5は、O2/VTMSの流量 50

比が2である場合、熱処理温度及び熱処理時間の変化による、薄膜の誘電常数の変化を示 している。

[0027]

(比較例1)

VTMSの代わりにテトラメチルシラン(4MS,SiC4H12)を用いることを除いては 、実施例1と同様な工程を行って蒸着された薄膜を得た。図3に示されたように、このよ うにして得られた薄膜の誘電常数は3.0~3.5であり、この値は実施例1によって得 られた薄膜の誘電常数より高い。

[0028]

(実施例2)

10

20

VTMSの代わりにテトラメチルシラン(4MS、SiC,H₁₂)とC₂F₄との混合物(1: 1)を用いたことを除いては、実施例1と同様な工程を行って蒸着された薄膜を得た後、 これを熱処理した。

[0029]

図6及び図7は、蒸着された薄膜と、蒸着後に熱処理された薄膜の炭素含量及び誘電常数 を各々示している。蒸着された薄膜は3.0以下の誘電常数を有し、450℃で熱処理さ れた薄膜は2.5以下の誘電常数を有する。図8及び図9は、O2/(4MS+C2F4)の流 量比が4である場合、それぞれ熱処理温度(熱処理時間=0.5時間)及び熱処理時間(熱 処理温度=400℃)が薄膜の誘電常数に及ぼす影響を示す。300~500℃で0.5 時間熱処理した薄膜は2.75以下の誘電常数を有する。

[0030]

(実施例3)

VTMSの代わりにテトラビニルテトラメチルシクロテトラシロキサン(TVTMCTS O, Si₄O₄C₁₂H₂₄)を用いたことを除いては、実施例1と同様な工程を行って蒸着さ れた薄膜を得た後、これを熱処理した。

[0031]

図10及び図11は、蒸着された薄膜と蒸着後に熱処理された薄膜の炭素含量及び誘電常 数をそれぞれ示している。蒸着された薄膜は2.4以下の誘電常数を有し、450℃で熱 処理された薄膜は2.2以下の誘電常数を有する。図12及び図13は、O1/TVTMC TS〇の流量比が4である場合、それぞれ熱処理温度(熱処理時間=0.5時間)及び熱処30 理時間(熱処理温度=450℃)が薄膜の誘電常数に及ぼす影響を示す。300~500℃ で0.5時間熱処理した薄膜は2.1以下の誘電常数を有する。

[0032]

(比較例2)

VTMSの代わりにテトラメチルシクロテトラシロキサン(TMCTSO. Si.O.C.H 16)を用いることを除いては、実施例1と同様な工程を行って蒸着された薄膜を得た。図 11に示したように、このようにして得られた薄膜の誘電常数は2.5~3.3であり、 この値は実施例3によって得られた薄膜の誘電常数より高い。

[0033]

(実施例4)

40

VTMSの代わりにテトラメチルシクロテトラシロキサン(TMCTSO, Si4O4C4H 16)とC2H4との混合物(1:1)を用いることを除いては、実施例1と同様な工程を行っ て蒸着された薄膜を得た後、これを熱処理した。

[0034]

図14及び図15は、蒸着された薄膜と蒸着後に熱処理された薄膜の炭素含量及び誘電常 数を各々示している。蒸着された薄膜は2.3以下の誘電常数を有し、450℃で熱処理 された薄膜は2.2以下の誘電常数を有する。図16及び図17は、0,/(TMCTSO +C₂H₄)の流量比が2である場合、それぞれ熱処理温度(熱処理時間=0.5時間)及び 熱処理時間(熱処理温度=400℃)が薄膜の誘電常数に及ぼす影響を示す。300~50 0℃で0.5時間熱処理した薄膜は2.05以下の誘電常数を有する。

50

[0035]

(実施例5)

VTMSの代わりにジアリルジメチルシラン(DADMS, SiCaHia)を用いることを 除いては、実施例1と同様な工程を行って蒸着された薄膜を得た後、これを熱処理した。 [0036]

図18及び図19は、蒸着された薄膜と蒸着後に熱処理された薄膜の炭素含量及び誘電常 数を各々示している。蒸着された薄膜は2.8以下の誘電常数を有し、450℃で熱処理 された薄膜は2.4以下の誘電常数を有する。図20及び図21は、0,/DADMSの流 量比が4である場合、それぞれ熱処理温度(熱処理時間=0.5時間)及び熱処理時間(熱 処理温度=450℃)が薄膜の誘電常数に及ぼす影響を示す。300~500℃で0.5 時間熱処理した薄膜は2.35以下の誘電常数を有する。

[0037]

(実施例6)

VTMSの代わりに1,3-ジビニルテトラメチルジシロキサン(DVTMDSO.Si, OC₈ H₁₈)を用いることを除いては、実施例1と同様な工程を行って蒸着された薄膜を得 た後、これを熱処理した。

[0038]

図22及び図23は、蒸着された薄膜と蒸着後に熱処理された薄膜の炭素含量及び誘電常 数を各々示している。蒸着された薄膜は2.9以下の誘電常数を有し、450℃で熱処理 された薄膜は2.4以下の誘電常数を有する。図24及び図25は、01/DVTMDSO 20 の流量比が2である場合、それぞれ熱処理温度(熱処理時間=0.5時間)及び熱処理時間 (熱処理温度=500℃)が薄膜の誘電常数に及ぼす影響を示す。300~500℃で0. 5時間熱処理した薄膜は2.15以下の誘電常数を有する。

[0039]

(実施例7)

VTMSの代わりにビニルトリメトキシシラン(VTMOS,SiO¸C¸Hュュ)を用いるこ とを除いては、実施例1と同様な工程を行って蒸着された薄膜を得た後、これを熱処理し た。

[0040]

図26及び図27は、蒸着された薄膜と蒸着後に熱処理された薄膜の炭素含量及び誘電常 30 数を各々示している。蒸着された薄膜は2.2~2.75の誘電常数を有し、450℃で 熱処理された薄膜は1.9~2.55の誘電常数を有する。図28及び図29は、O./V TMOSの流量比が2である場合、それぞれ熱処理温度(熱処理時間=0.5時間)及び熱 処理時間(熱処理温度=450℃)が薄膜の誘電常数に及ぼす影響を示す。300~500 ℃で0.5時間熱処理した薄膜は2.4以下の誘電常数を有する。

[0041]

(実施例8)

VTMSの代わりにエチニルトリメチルシラン(ETMS,SiC, Hio)を用いることを 除いては、実施例1と同様な工程を行って蒸着された薄膜を得た後、これを熱処理した。 [0042]

図30及び図31は、蒸着された薄膜と蒸着後に熱処理された薄膜の炭素含量及び誘電常 数を各々示している。蒸着された薄膜は2.65以下の誘電常数を有し、450℃で熱処 理された薄膜は2.35以下の誘電常数を有する。図32及び図33は、Oz/ETMSの 流量比が4である場合、それぞれ熱処理温度(熱処理時間=0.5時間)及び熱処理時間(熱処理温度=350℃)が薄膜の誘電常数に及ぼす影響を示す。300~500℃で0.

5時間熱処理した薄膜は2.35以下の誘電常数を有する。

[0043] (実施例9)

VTMSの代わりにヘキサメチルジシロキサン(HMDSO, Si,OC。H,s)とC,H,と の混合物(1:2)を用いることを除いては、実施例1と同様な工程を行って蒸着された薄 50

20

膜を得た後、これを熱処理した。

[0044]

図34及び図35は、蒸着された薄膜と蒸着後に熱処理された薄膜の炭素含量及び誘電常数を各々示している。蒸着された薄膜は3.0以下の誘電常数を有し、450℃で熱処理された薄膜は2.05以下の誘電常数を有する。図36及び図37は、0./(HMDSO+C.H.)の流量比が4である場合、それぞれ熱処理温度(熱処理時間=0.5時間)及び熱処理時間(熱処理温度=450℃)が薄膜の誘電常数に及ぼす影響を示す。300~500℃で0.5時間熱処理した薄膜は1.7~1.9の誘電常数を有する。

[0045]

前記結果から分かるように、本発明に従って、酸素含有気体プラズマ及び不飽和有機シリ 10 コン又は有機ケイ酸化合物、又は飽和有機シリコン又は有機ケイ酸化合物と不飽和炭化水素との混合物を用いて化学蒸着を行うことによって製造される低誘電常数を有するSiCOH薄膜は、既存の低誘電常数物質(low k-material)より非常に低い、2.6以下の誘電常数を有する。

[0046]

本発明は、単に好ましい具体例と関連して記述及び例示しているが、添付された請求範囲 内で本発明の要旨を逸脱することなく多様な変化及び修正が行ってもよい。

【図面の簡単な説明】

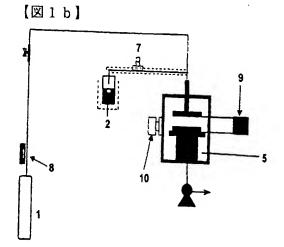
[0047]

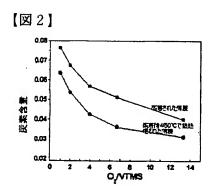
- 【図1a】本発明によって薄膜を形成するのに用いられるプラズマ反応器の概略図。
- 【図1b】本発明によって薄膜を形成するのに用いられるプラズマ反応器の概略図。
- 【図2】本発明の実施例1で得られた薄膜のO₂/VTMS流量比による炭素含量の分布変化を示すグラフ。
- 【図3】本発明の実施例1及び比較例1で得られた薄膜のO₂/V TMS及びO₂/4 MS流量比による誘電常数の変化を示すグラフ。
- 【図4】本発明の実施例1で得られた薄膜の熱処理温度による誘電常数の変化を示すグラフ。
- 【図5】本発明の実施例1で得られた薄膜の熱処理時間による誘電常数の変化を示すグラフ。
- 【図 6】 本発明の実施例 2 で得られた薄膜の O₂ / (4 M S + C 2 F 4)流量比による炭素含 30 量の変化を示すグラフ。
- 【図7】本発明の実施例2で得られた薄膜の $O_2/(4MS+C2F4)$ 流量比による誘電常数の変化を示すグラフ。
- 【図8】本発明の実施例2で得られた薄膜の熱処理温度による誘電常数の変化を示すグラフ。
- 【図9】本発明の実施例2で得られた薄膜の熱処理時間による誘電常数の変化を示すグラフ。
- 【図10】本発明の実施例3で得られた薄膜のO₂/TVTMCTSO流量比による炭素含量の分布変化を示すグラフ。
- 【図11】本発明の実施例3及び比較例2で得られた薄膜のO₂/TVTMCTSO及びO 40₂/TMCTSO流量比による誘電常数の変化を示すグラフ。
- 【図12】本発明の実施例3で得られた薄膜の熱処理温度による誘電常数の変化を示すグラフ。
- 【図13】本発明の実施例3で得られた薄膜の熱処理時間による誘電常数の変化を示すグラフ。
- 【図14】本発明の実施例4で得られた薄膜のO₂/(TMCTSO+C₂H₄)流量比による 炭素含量の変化を示すグラフ。
- 【図15】本発明の実施例4で得られた薄膜のO₂/(TMCTSO+C₂H₄)流量比による誘電常数の変化を示すグラフ。
- 【図16】本発明の実施例4で得られた薄膜の熱処理温度による誘電常数の変化を示すグ 50

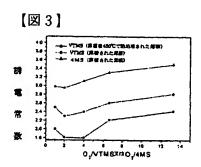
ラフ。

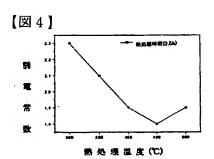
- 【図17】本発明の実施例4で得られた薄膜の熱処理時間による誘電常数の変化を示すグ ラフ。
- 【図18】本発明の実施例5で得られた薄膜のO₂/(DADMS)流量比による炭素含量の変化を示すグラフ。
- 【図19】本発明の実施例5で得られた薄膜のO₂/(DADMS)流量比による誘電常数の変化を示すグラフ。
- 【図20】本発明の実施例5で得られた薄膜の熱処理温度による誘電常数の変化を示すグラフ。
- 【図21】本発明の実施例5で得られた薄膜の熱処理時間による誘電常数の変化を示すグ 10ラフ。
- 【図22】本発明の実施例6で得られた薄膜のO₂/DVTMDSO流量比による炭素含量の変化を示すグラフ。
- 【図23】本発明の実施例6で得られた薄膜のO₂/DVTMDSO流量比による誘電常数の変化を示すグラフ。
- 【図24】本発明の実施例6で得られた薄膜の熱処理温度による誘電常数の変化を示すグラフ。
- 【図25】本発明の実施例6で得られた薄膜の熱処理時間による誘電常数の変化を示すグラフ。
- 【図 26】本発明の実施例 7 で得られた薄膜の $0_2/V$ TMOS流量比による炭素含量の変 20 化を示すグラフ。
- 【図27】本発明の実施例7で得られた薄膜のO₂/VTMOS流量比による誘電常数の変化を示すグラフ。
- 【図28】本発明の実施例7で得られた薄膜の熱処理温度による誘電常数の変化を示すグラフ。
- 【図29】本発明の実施例7で得られた薄膜の熱処理時間による誘電常数の変化を示すグラフ。
- 【図30】本発明の実施例8で得られた薄膜のO₂/ETMS流量比による炭素含量の変化を示すグラフ。
- 【図31】本発明の実施例8で得られた薄膜のO./ETMS流量比による誘電常数の変化 30を示すグラフ。
- 【図32】本発明の実施例8で得られた薄膜の熱処理温度による誘電常数の変化を示すグラフ。
- 【図33】本発明の実施例8で得られた薄膜の熱処理時間による誘電常数の変化を示すグラフ。
- 【図34】本発明の実施例9で得られた薄膜の $O_2/(HMDSO+C_2H_4)$ 流量比による炭素含量の変化を示すグラフ。
- 【図35】本発明の実施例9で得られた薄膜のO₂/(HMDSO+C₂H₄)流量比による誘電常数の変化を示すグラフ。
- 【図36】本発明の実施例9で得られた薄膜の熱処理温度による誘電常数の変化を示すグ 40 ラフ。
- 【図37】本発明の実施例9で得られた薄膜の熱処理時間による誘電常数の変化を示すグラフ。

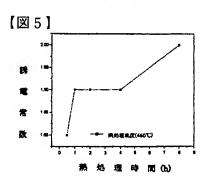
(図1a) 7

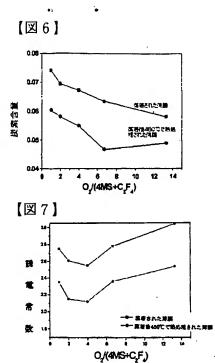


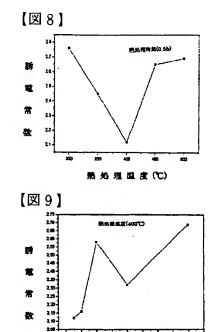


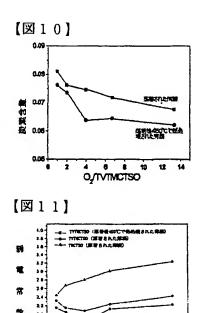




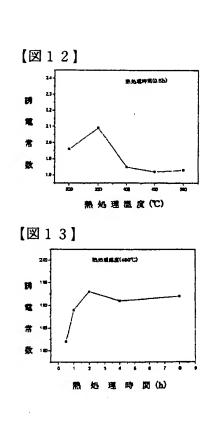




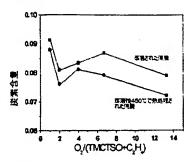




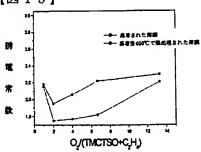
O,TVTMCTSOXMO,TMCTSO



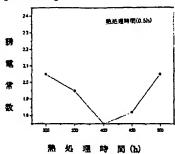




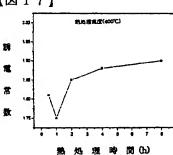
【図15】



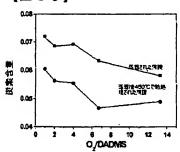
【図16】



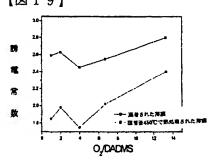
【図17】



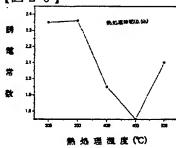
【図18】



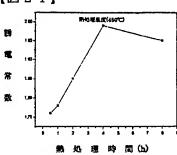
【図19】

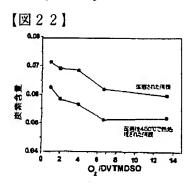


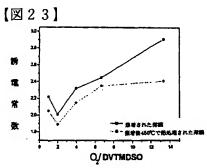
【図20】

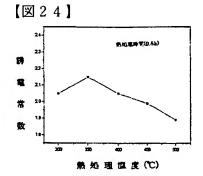


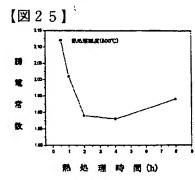
【図21】

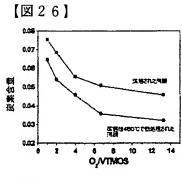


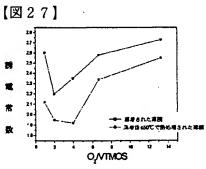


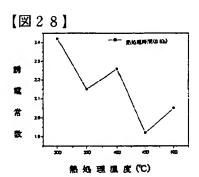


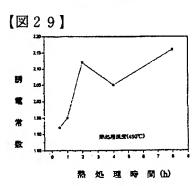


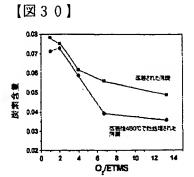


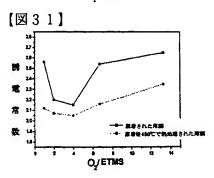


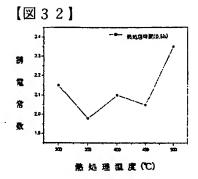


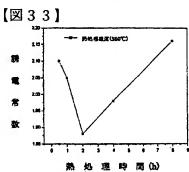


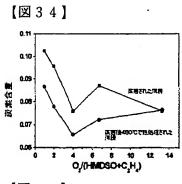


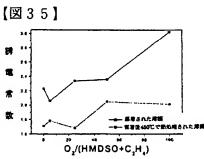


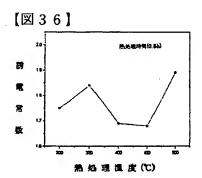


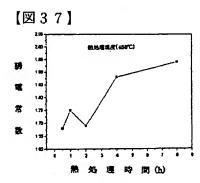












【国際公開パンフレット】

(12) INTERNATIONAL APPLICATION PUBLISHED ENDER THE PATENT COOPERATION TREATY (PCT)

(19) World Intellectual Property Organizati International Bureau



(43) International Publication Date 16 January 2003 (16.01.2003)

PCT

(10) International Publication Nem WO 03/005429 A1

(21) International Application Number: PCT/SR02/012/8

(74) Agenta: JANG, Soong-Ku et al.: 170: F3, KFC Burkhing, 273-7 Yangize-chang, Senzin-Au, Sonal 137-130 (KR).

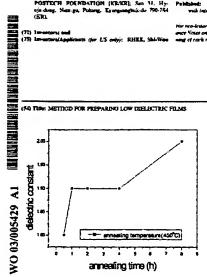
(81) Dudgmend Steen removed): CN, JR RU, US.

39 June 2001 (29.06.2001) KR

(84) Designated States (regionals: Batterest patent (AT, BE, CH, CY, DE, DK, PS, 19, FR, GB, GR, BS, TT, LU, MC, NL, PT, SP, TR).

(71) Applicant efor all designated States ecops USE POSTECH POLINDATION [ICE/ICE]: San 31. Hy-nis deeg. Manigu, Poliney. Egunguanghui-do 790-784 (Sch)

oja-chrog. (ERL



PCT/K/202/01738

METHOD FOR PREPARING LOW DIELECTRIC FILMS

FIELD OF THE INVENTION

The present invention relates to an improved plasma chemical vapor deposition (CVD) method for preparing a low dielectric constant hydrogenated silicon-oxyearbide (SiCO:H) film.

BACKGROUND OF THE INVENTION

10

With ever decreasing size of electronic devices utilized in ULSI (ultra-large-scale integrated) circuits, there has emerged the problem of increased capacitance of intralayers and/or interlayers, causing signal delays.

Therefore, there has been a need to develop a low dielectric constant (k) material having a k-value lower than that of the conventional silicon dioxide (SiO₂) or fluorinated silicon oxide (SiO₂).

US Patent No. 6,147,009 discloses a low dielectric constant material produced by reacting the vapor of a precursor containing atoms of Si, C, O and H in a parallel plate plasma enhanced chemical vapor deposition chamber, the 20 precursor being a molecule with a ring structure such as 1,3,5,7-tetramethylcyclotetrasiloxane(TMCTS, Call₁₄O₄Si₄), tetracthylcyclotetrasiloxane(C₁₀H₂₀O₄Si₄), with or without added oxygen. However, the dielectric constant of the disclosed film is still high, in the range of 3.3 to 4.0. To further reduce the dielectric constant of the material described in the patent, US Patent No. 6,312,793 proposes a low k material consisting of two or more phases. However, the multi-phase material still has a k-value of more than 3.2.

Accordingly, the present inventors have endeavored to develop a novel
30 material having a dielectric constant lower than those of conventional
materials.

SUMMARY OF THE INVENTION

It is, therefore, an object of the present invention to provide a method

WO 63/005425

PCT/KR02/01238

for preparing an improved low dielectric constant hydrogenated silicon-oxycarbide (SiCO:H) film using a chemical vapor deposition (CVD) technique.

It is another object of the present invention to provide a SiCOH film 5 having a dielectric constant (k) lower than those of conventional low dielectric materials.

In accordance with one aspect of the present invention, there is provided a method for preparing a low dielectric constant hydrogenated silicon-expeatible (SiCO-II) film which comprises conducting chemical vapor to deposition using, together with an O₂-containing gas plasma, an organosilicon or organosilicate compound having at least one vinyl or ethinyl group, or a mixture of a saturated organosilicon or organosilicate compound and an unsaturated hydrogerbon.

In accordance with another aspect of the present invention, there is 15 provided a low dielectric constant SiCOH thin film having a dielectric constant (k) of 2.6 or below, prepared by said method.

BRIEF DESCRIPTION OF THE DRAWINGS

The above and other objects and features of the present invention will become apparent from the following description thereof, when taken in conjunction with the accompanying drawings which respectively show:

FIGS. la and 1b: schematic diagrams of the plasma reactor used in forming a thin film in accordance with the present invention;

25 FIG. 2: variations in carbon contents of the film obtained in Example 1 of the present invention with O₂/VTMS flow ratio, respectively;

FIG. 3: variations in dielectric constants of the films obtained in Example 1 and Comparative Example 1 of the present invention with OyVTMS and Oy/4MS flow ratio, respectively;

FIGS. 4 and 5: changes in the dielectric constant of the film obtained in Example 1 as function of amnealing temperature and annealing time, respectively;

FIGS. 6 and 7: variations in carbon contents and dielectric constants of the film obtained in Example 2 of the present invention with O₂/(4MS+C₂P₄) 35 flow ratio, respectively;

FIGS. 8 and 9: changes in the dielectric constant of the film obtained in

PCT/KR02/01238

- 3
Example 2 as function of annealing temperature and annealing time, respectively;

FIG. 10: variations in carbon contents of the film obtained in Example 3 of the present invention with OyTVTMCTSO flow ratio, respectively;

FIG. 11: variations in dielectric constants of the films obtained in Example 3 and Comparative Example 2 of the present invention with O/IVIMCTSO and O/IMCTSO flow ratio, respectively;

FIGS. 12 and 13: changes in the dielectric constant of the film obtained in Example 3 as function of annealing temperature and annealing time, 10 respectively;

FIGS. 14 and 15: variations in carbon contents and dielectric constants of the film obtained in Example 4 of the present invention with O₂(TMCTSO+C₂H₄) flow ratio, respectively;

FIGS. 16 and 17; changes in the dielectric constant of the film obtained 15 in Example 4 as function of onnealing temperature and annealing time, respectively;

FIGS. 18 and 19: variations in carbon contents and dielectric constants of the film obtained in Example 5 of the present invention with O₂/DADMS flow ratio, respectively;

FIGS. 20 and 21: changes in the dielectric constant of the film obtained in Example 5 as function of annealing temperature and annealing time, respectively;

FIGS. 22 and 23; variations in carbon contents and dielectric constants of the film obtained in Example 6 of the present invention with O₂/DVTMDSO 25 flow ratio, respectively;

FIGS. 24 and 25: changes in the dielectric constant of the film obtained in Example 6 as function of annealing temperature and annealing time, respectively;

FIGS. 26 and 27: variations in carbon contents and dielectric constants 30 of the film obtained in Example 7 of the present invention with O₂/VTMOS flow ratio, respectively;

FIGS. 28 and 29: changes in the dielectric constant of the film obtained in Example 7 as function of annealing temperature and annealing time, respectively;

FIGS. 30 and 31: variations in carbon contents and dielectric constants of the film obtained in Example 8 of the present invention with O/ETMS flow

PCT/KR02/01138

natio, respectively;

FIGS. 32 and 33: changes in the dielectric constant of the film obtained in Example 8 as function of amealing temperature and annealing time, respectively;

FIGS. 34 and 35: variations in carbon contents and dielectric constants of the films obtained in Example 9 of the present invention with O₂(HMDSO+C₂H₄) flow ratio, respectively; and

FIGS. 36 and 37: changes in the dielectric constant of the film obtained in Example 9 as function of annealing temperature and annealing time, 10 respectively.

DETAILED DESCRIPTION OF THE INVENTION

The present invention provides a method for preparing a low dielectric constant hydrogenated silicon-oxycarbide (SiCO:H) film by way of conducting chemical vapor deposition using, together with an O₂-containing gas plasma, an organosilicon or organosilicon compound having at least one vinyl or othinyl group, or a mixture of a saturated organosilicon or organosilicate compound and an unsaturated hydrocarbon.

20 In accordance with the present invention, the process for furning a low dielectric constant SiCOH film may be conducted using a plasma CVD appearatus, e.g., a remote plasma CVD or a direct plasma CVD appearatus.

The remote plasma CVD apparatus shown in FIG. 1a comprises a quartz tube(6), an antenna(9), a matching box(5), a high-frequency electric 25 power source(10), a mass flow controller(7) for feeding a silicon precursor, a precursor container(2), and a mass flow controller(8) for feeding a reactive gas. The antenna is wound around the outer periphery of the quartz tube(6), to thereby connect the antenna(9) and the matching box(5), which is connected to the high-frequency electric power source(10). The quartz tube(6) is connected to the mass flow controller(8) for feeding an O₂-containing gas via a tube. In the remote plasma CVD apparatus, the O₂-containing gas and the silicon precursor are fed to the matching box(5) separately, the precursor being led through a diffusion img(3). Further, in the direct plasma CVD apparatus shown in FIG. 1b, the silicon precursor fed from 35 the precursor container(2) and the O₂-containing gas fed from a reactive gas container(1) are mixed, and then supplied to the matching box(5).

PCT/KR02/01238

In accordance with a preferred embodiment of the present invention, there is provided a method for preparing a low dielectric constant SiCOH material, which comprises conducting chemical vapor deposition using an unsaturated organosilicon or organosilicate compound having at least one vinyl 5 or ethinyl group and an O_T-containing gas plasma.

- 5 -

Representative examples of the unsaturated organosilicon or organosilicate compound having at least one vinyl or ethinyl group include vinyltrimethylsilane, vinyltricthylsilane, vinyltricthylsilane, vinyltricthoxylsilane, vinyltricthoxylsilane, 1.3,5-trivinyl-1,3,5-trimethylcyclotrisiloxane, 10 1,3,5,7-tetravinyl-1,3,5,7-tetramethylcyclotetrasiloxane,

1,3-divinyltetramethyldisiloxane, hexavinyldisiloxane, allyldimethylsilane, allyldimethoxysilane, ethinyltrimethylsilane, ethinyltriethylsilane and a mixture thereof.

The unsaturated organosilicon or organosilicate compound may be 15 generated in situ, using an organosilicon or organosilicate having one or more halogen substituents.

In another preferred embodiment of the present invention, there is provided a method for preparing a low dielectric constant SiCOH material, which comprises conducting chemical vapor deposition using a mixture of a 20 saturated organosilicon or organosilicate compound and an unsaturated hydrocarbon with an O₂-containing gas plasma. The mixing ratio of the saturated organosilicon or organosilicate compound and the unsaturated hydrocarbon is preferably in the range from 1:0.1 to 1:10. If the mixing ratio is less than 0.1, the dielectric constant of the film becomes too high, while the 25 physical properties of the film become unsatisfactory if the ratio is above 10.

In the above embodiment, the saturated organosilican or organosilicate compound, or the unsaturated hydrocarbon may have one or more halogen substitutors.

Representative examples of the saturated organosilicon or organosilicate 30 compound include trimethylsilane, triethylsilane, trimethoxysilane, triethoxysilane, tetramethylsilane, tetramethylsylane, tetramethylsylane, tetramethylsylocotetrasiloxane, tetramethylsylocotetrasiloxane, octamethylcyclotetrasiloxane, octamethylcyclotetrasiloxane, hexamethyldisiloxane, bistrimethylsilylmethane and a mixture thereof.

5 Representative examples of the unsaturated hydrocarbon are H₂C=CH₂, F₂C=CF₂, H₂C=CF₂, HFC=CFH, F₂C=C=CF₂, H₂C=C=CF₂, HFC=C=CFH,

PCT/KR02/01238

HC CH, FC CH, FC CF, Cl₂C=CCl₂, H₂C=CCl₂, HCIC=CCIH, Cl₃C=CC-CCl₂, H₂C=CCCl₃, HCIC=CCCH, ClC CH, ClC CCI, Br₃C=CBr₂, H₂C=CBr₂, HBrC=CBrH, Br₂C=C-CBr₃, H₃C-C-CBr₃, H₃C-C-CBr₄, HBrC=C-CBrH, BrC CH, BrC CBr, I₃C-CI₃, H₃C-CI₃, HIC=CIH, S I₃C=C-CI₃, H₃C=C-CI₃, HIC=C-CIH, IC CH and IC CI; and preferred is H₃C-CH₁ or F₁C=CF₂.

The O₂-containing gas which may be used in the present invention is selected from the group consisting of O₂, N₂O, O₃, H₂O₂, CO₃, H₂O and a mixture thereof

The method of the present invention may further comprise the step of samealing the deposited film, which may be carried out at a temperature ranging from 100 to 800°C for a period ranging from 0.5 to 8 hrs, preferably at 450°C for 1 hr, to obtain a thermally stable low dielectric constant SiCOH film.

The annealing step may also include a rapid-thermal processing, which may 15 be conducted at a temperature ranging from 100 to 900°C for about 1 minute and a spike-heating step performed for 10 seconds.

Such low dielectric constant SiCOH material prepared in accordance with the method of the present invention has a dielectric constant (k) of 2.8 or below; and, further, the thermally stable SiCOH film formed after annealing 20 has an exceptionally low dielectric constant (k) in the range of 1.6 to 2.6, the dielectric constant (k) being controllable by adjusting the process variables.

The present invention is further described and illustrated in Examples provided below, which are, however, not intended to limit the scope of the present invention.

Example 1

A SiCOH film was deposited on a Pt substrate using vinyltrimethylsilane(VTMS, SiC₂H₁₂) and O₂ in the direct plasma apparatus shown in FIQ. 1b. The flow ratio of O₂/VTMS was varied in the range of 1 30 to 13.3 during the film deposition. The pressure and temperature in the reactor were 1mmHg and 30°C, respectively, and the applied plasma power, 60W. The film so deposited was annealed under an Ar atmosphere at a temperature in the range of 300 to 500°C, to obtain a low dielectric constant film.

As shown in FIG. 2, the respective carbon contents of the deposited film and the film annealed at 450°C become lower with the increasing flow

PCT/KR02/01138

ratio of O₂/VTMS. FIG. 3 exhibits that the annealed film at 450°C has a dielectric constant ranging from 1.8 to 2.4, while the deposited film without the annealing has a dielectric constant ranging from 2.3 to 2.8. FIGS. 4 and 5 show the changes in the dielectric constant of the film obtained in Example 1 with the changes in the annealing temperature and annealing time at the O₂/VTMS flow ratio of 2, respectively.

Comparative Example 1

The procedure of Example I was repeated using tetramethylsilane(4MS, 10 SiC.iI₁₂) in place of VTMS, to obtain a deposited film. As shown in FIG. 3, the film thus obtained has a dielectric constant ranging from 3.0 to 3.5, which is higher than that of the deposited film obtained in Example 1.

Example 2

Except that a mixture of tetramethylsilane(4MS, SiC₄H₁₂) and C₂F₄ (1:1) was used instead of VTMS, the procedure of Example I was repeated to obtain a deposited film, which was subsequently annealed.

FIG. 6 and FIG. 7 show the carbon contents and dielectric constants of the deposited film and the annealed film, respectively. The deposited film 20 has a dielectric constant of 3.0 or below, and the film annealed at 450°C has a dielectric constant of 2.5 or below. FIG. 8 and FIG. 9 show the effects of the annealing temperature (annealing time=0.5hr) and annealing time (annealing temperature=40°C) at the O₂(4MS+C₂F₄) flow ratio of 4 on the dielectric constant of the film, respectively. The film annealed at 300 to 500°C for 0.5 hr has a dielectric constant of 2.75 or below.

Example 3

The procedure of Example I was repeated using tetravinyttetramedrylcyclotetrasiloxane(TVIMCTSO, Si₂O₄C₁₂H₂₄) in place of 3 0 VIMS, to obtain a deposited film, which was subsequently annealed.

FIG. 10 and FIG. 11 show the carbon contents and dielectric constants of the deposited film and the annealed film, respectively. The deposited film has a dielectric constant of 2.4 or below, and the film annealed at 450°C, a dielectric constant of 2.2 or below. FIG. 12 and FIG. 13 show the effects of the annealing temperature (annealing time=0.5hr) and annealing time (annealing temperature-450°C) at the Oy/TVTMCTSO flow ratio of 4 on the

PCT/ICR02/01238

dielectric constant of the film, respectively. The film annealed at 300 to 500°C for 0.5 hr has a dielectric constant of 2.1 or below.

Comparative Example 2

The procedure of Example 1 was repeated using tetramethyleyelectetrusiloxane(TMCTSO, Si₄O₆C₄H₁₆) in place of VTMS, to obtain a deposited film. As shown in FIG. 11, the film thus obtained had a dielectric constant ranging from 2.5 to 3.3, which is higher than that of the deposited film obtained in Example 3.

Example 4

10

Except that a mixture of tetramethylcyclotetrasiloxane(TMCTSO, Si₄O₄C₄H₁₆) and C₂H₄ (1:1) was used instead of VTMS, the procedure of Example 1 was repeated to obtain a deposited film, which was subsequently 15 amnealed.

FIG. 14 and FIG. 15 depict the carbon contents and dielectric constants of the deposited film and the annealed film, respectively. The deposited film has a dielectric constant of 2.3 or below, and the film annealed at 450°C has a dielectric constant of 2.2 or below. FIG. 16 and FIG. 17 show the 20 effects of the annealing temperature (annealing time=0.5hr) and annealing time (annealing temperature=400°C) at the (TMCTSO+C₂H₄) flow ratio of 2 on the dielectric constant of the film, respectively. The film annealed at 300 to 500°C for 0.5 hr has a dielectric constant of 2.05 or below.

25 Example 5

The procedure of Example 1 was repeated using diallyldimethylsilane (DADMS, SiC₈H₁₄) in place of VTMS, to obtain a deposited film, which was subsequently amealed.

FIG. 18 and FIG. 19 show the carbon contents and dielectric constants of the deposited film and the annealed film, respectively. The deposited film has a dielectric constant of 2.8 or below, and the film annealed at 450°C, a dielectric constant of 2.4 or below. FIG. 20 and FIG. 21 show the effects of the annealing temperature (annealing time-0.5hr) and annealing time (annealing temperature=450°C) at the OyDADMS flow ratio of 4 on the 35 dielectric constant of the film, respectively. The film annealed at 300 to 500°C for 0.5 hr has a dielectric constant of 2.35 or below.

PCT/KR02/01238

Example 6

Except that 1,3-divinyltetramethyldisiloxane(DVTMDSO, Si₂OC₂H₁₄) was used in place of VTMS, the procedure of Example 1 was repeated to 5 obtain a deposited film, which was subsequently amealed.

FIG. 22 and FIG. 23 show the carbon contents and dielectric constants of the deposited film and the annealed film, respectively. The deposited film has a dielectric constant of 2.9 or below, and the film annealed at 450°C has a dielectric constant of 2.4 or below. FIG. 24 and FIG. 25 show the 10 effects of the annealing temperature (annealing time=0.5hr) and annealing time (annealing temperature=500°C) at the O₂/DVTMDSO flow ratio of 2 on the dielectric constant of the film, respectively. The film annealed at 300 to 500°C for 0.5 hr has a dielectric constant of 2.15 or below.

15 Example 7

The procedure of Example 1 was repeated using vinyltrimethoxysilane (VTMOS, $SiO_1C_2H_{12}$) in place of VTMS, to obtain a deposited film, which was subsequently amended.

FIG. 26 and FIG. 27 show the carbon contents and dielectric constants 20 of the deposited film and the annealed film, respectively. The deposited film has a dielectric constant in the range of 2.2 to 2.75, and the film annealed at 450°C has a dielectric constant in the range of 1.9 to 2.55. FIG. 28 and FIG. 29 show the effects of the annealing temperature (annealing time=0.5hr) and annealing time (annealing temperature=450°C) at the 25 O₂/VTMOS flow ratio of 2 on the dielectric constant of the film, respectively. The film annealed at 300 to 500°C for 0.5 hr has a dielectric constant of 2.4 or below.

Example 8

Except that ethinyltrimethylsilane (ETMS, SiC₅H₁₀) was used in place of VTMS, the procedure of Example 1 was repeated to obtain a deposited film, which was subsequently annealed.

FIG. 30 and FIG. 31 show the carbon contents and dielectric constants of the deposited film and the annealed film, respectively. The deposited 35 film has a dielectric constant of 2.65 or below, and the film annealed at 450°C, a dielectric constant of 2.35 or below. FIG. 32 and FIG. 33 show

PUT/KR02/01238

- 10 -

the effects of the annealing temperature (armealing time=0.5hr) and annealing time (annealing temperature=350°C) at the O₂/ETMS flow ratio of 4 on the dielectric constant of the film, respectively. The film annealed at 300 to 500°C for 0.5 hr has a dielectric constant of 2.35 or below.

Example 9

The procedure of Example 1 was repeated using a mixture of bexamethyldisiloxane(HMDSO, Si₂OC₆H₁₂) and C₂H₄ (1:2) in place of VTMS, to obtain a deposited film, which was subsequently annealed.

FIG. 34 and FIG. 35 show the carbon contems and dielectric constants of the deposited film and the annealed film, respectively. The deposited film has a dielectric constant of 3.0 or below, and the film annealed at 450°C, a dielectric constant of 2.05 or below. FIG. 36 and FIG. 37 show the effects of the annealing temperature (annealing time=0.5 km) and annealing time (annealing temperature=450°C) at the O₂/(HMDSO+C₂H₄) flow ratio of 4 on the dielectric constant of the film, respectively. The film annealed at 300 to 500°C for 0.5 km has a dielectric constant ranging from 1.7 to 1.9.

As can be seen from the above results, the low dielectric constant SiCOH film prepared by conducting CVD using an O₂-containing gas plasma and an unsaturated organosilicon or organosilicate compound, or a mixture of a saturated organosilicon or organosilicate compound and an unsaturated hydrocarbon in accordance with the present invention has a dielectric constant of 2.6 or below, which is exceptionally lower than conventional low k-materials.

While the subject invention have been described and illustrated with respect to the preferred embodiments only, various changes and modifications may be made therein without departing from the essential concept of the present invention which should be limited only by the scope of the appended claims.

PCT/KR02/01238

- 11 -

What is claimed is:

- A method for preparing a low dielectric constant hydrogenated silicon-oxycarbide (SiCO:H) film which comprises conducting chemical vapor 5 deposition using, together with an O₂-containing gas plasma, an organosilicon or organosilicate compound having at least one vinyl or ethinyl group, or a mixture of a saturated organosilicon or organosilicate compound and an unsaturated hydrocarbon.
- 10 2. The method of claim 1, wherein the mixture of a samrated organosilicon or organosilicate compound and an unsaturated hydrocarbon has a mixing ratio ranging from 1:0.1 to 1:10.
- The method of claim 1, wherein the organositicon or organosilicane
 compound having at least one vinyl or ethinyl group is selected from the group consisting of vinythrimethytsilane, vinyltriethytsilane, vinyltriethoxylsilane, vinyltriethoxylsilane, vinyltriethoxylsilane, 1,3,5-trivinyl-1,3,5-trivinyl-1,3,5,7-tetravinyl-1,3,5,7-
- l.3-divinyltetramethyldistioxane, bexavinyldistloxane, allyldimethylsilane, 20 allyldimethoxysilane, ethinyltrimethylsilane, ethinyltriethylsilane and a mixture thereof.
- 4. The method of claim 3, wherein the organosilicon or organosilicate compound having at least one viryl or ethinyl group is selected from the group 25 consisting of vinyltrimethylsilane, 1,3,5,7-tetravinyl-1,3,5,7-tetramethylcyclotetrasiloxane, allyldimethylsilane, 1,3-divinyltetramethyldisiloxane, vinyltrimethoxylsilane and ethinyltrimethylsilane.
- 30 5. The method of claim 1, wherein the saturated organosilicon or organosilicate compound is selected from the group consisting of trimethylsilane, triethylsilane, trimethoxysilane, trimethoxysilane, tetramethylsilane, tetramethylsilane, tetramethylcyclotetrasiloxane, tetramethylcyclotetrasiloxane, octamethylcyclotetrasiloxane, bezamethyldisiloxane, bistrimethylsilylmethane, vinyltrimethylsilane,

PUT/KR02/01138

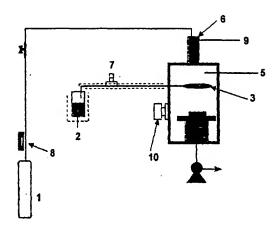
- 12 -

vinyltriethylsilane, vinyltrimethoxylsilane, vinyltriethoxylsilane,
1,3,5-trivinyl-1,3,5-trimethyleyclotrisiloxane,
1,3,5,7-tetravinyl-1,3,5,7-tetramethyleyclotetrasiloxane,
1,3-divinyltetunmethyldisiloxane, hexavinyldisiloxane, allyldimethylsilane,
5 allyldimethoxysilane, ethinyltrimethylsilane, ethinyltriethylsilane and a
mixture thereof.

- The method of claim 5, wherein the saturated organosilican or organosilicate compound is selected from the group consisting of 10 tetramethylsilme, hexamethyldisiloxane and tetramethylcyclotetrasiloxane.
- 7. The method of claim 1, wherein the unsaturated hydrocarbon is selected from the group consisting of H₂C=CH₂, F₂C=CF₂, H₂C=CF₃, HFC=CFH, F₂C=C=CF₂, H₂C=C-CF₃, HFC=C-CFH, HC CH, FC CH, FC CP, 15 CI₂C=CCI₃, H₂C=CI₃, HCC=CCI₄, HCC=CCI₄, H₂C=CCI₅, H₃C=CCI₄, HCC=CCI₄, HCC=CCI₅, H₃C=CCI₅, HBFC=CBFH, BCC=CBFH, BCC=CBFH, H₂C=CBF₃, H₃C=CBFH, BCC=CBFH, H₃C=CCI₄, H₃C=CCI₅, HCC=CCI₄, HCC=CCI₅, HCC=CCI₆, HCC=CCI₇, HCC=CCI₇, HCC=CCI₇, HCC=CCI₇, HCC=CCI₇, HCC=CCI₇, HCC=CCI₈, HCC=CCI₈
- 8. The method of claim 7, wherein the unsaturated hydrocarbon is $H_2C=CH_2$ or $F_2C=CF_2$.
- 9. The method of claim 1, wherein the O_2 -containing gas is selected from 25 the group consisting of O_2 , N_2O_1 , O_3 , H_2O_2 , CO_3 , H_2O and a mixture thereof.
 - 10. The method of claim 1 further comprising the step of annealing the deposited film at a temperature ranging from 100 to 500° C for 0.5 to 8 hrs.
- 30 11. A low dielectric constant hydrogenated silicon-oxycarbide (SiCO:H) film prepared by the method of claim 1.

PCT/KR02/01238

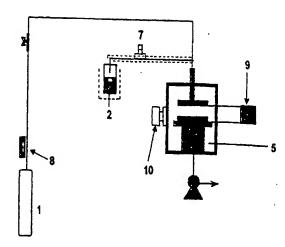
FIG. 1a



WO 63/00542

PCT/KR02/01238

FIG. 1b



PCT/KR92/01238

FIG. 2

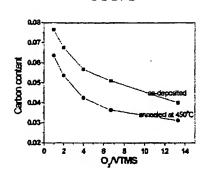
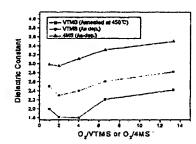


FIG. 3



PCT/KR02/01238

FIG. 4

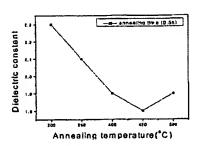
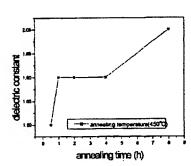


FIG. 5



WO 43/005429

PCT/KR02/01238

FIG. 6

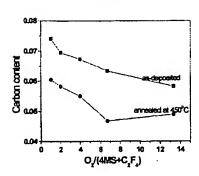
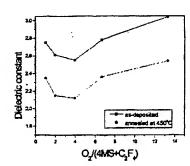


FIG. 7



PCT/KR02/01238

FIG. 8

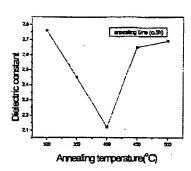
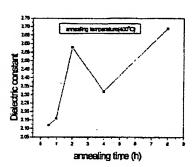


FIG. 9



WO 03/00:542

PCT/KR02/01238

FIG. 10

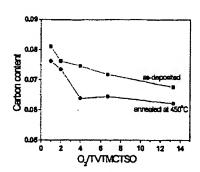
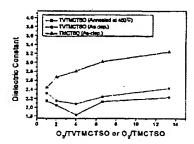


FIG. 11



PCT/KR02/01238

FIG. 12

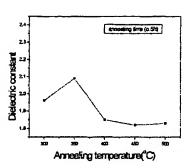
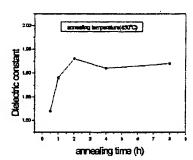


FIG. 13



PCT/KR02/01238

FIG. 14

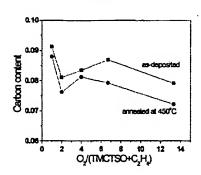
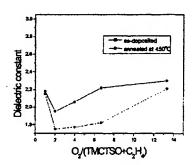


FIG. 15



PCT/KR02/01238

FIG. 16

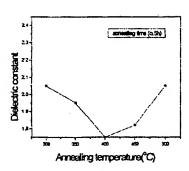
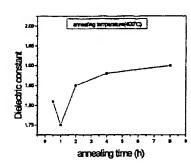


FIG. 17



PCT/KR02/01238

FIG. 18

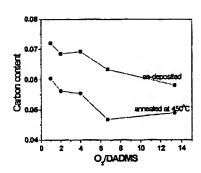
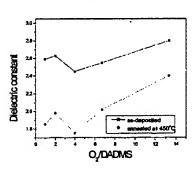


FIG. 19



PCT/KR02/01238

FIG. 20

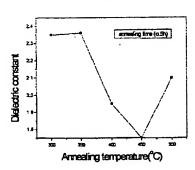
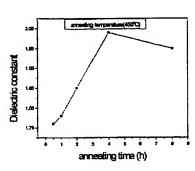
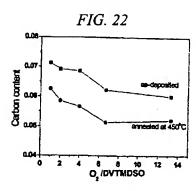


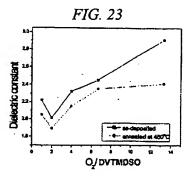
FIG. 21



WO 43/00542

PCT/KR02/01238





PCT/KR02/01238

FIG. 24

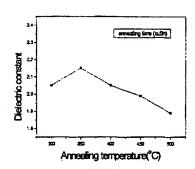
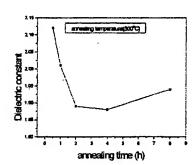


FIG. 25



PCT/KR02/01238

FIG. 26

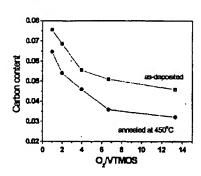
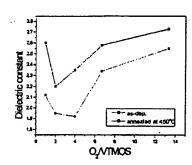


FIG. 27



PCT/KR02/01238

FIG. 28

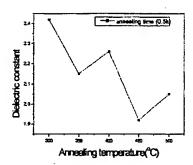
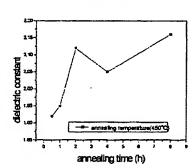


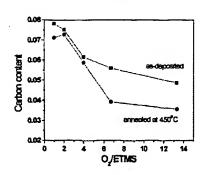
FIG. 29

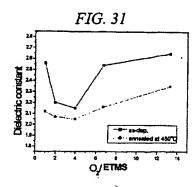


WO 43/005429

PCT/KR02/01238

FIG. 30





PCT/KR02/01238

FIG. 32

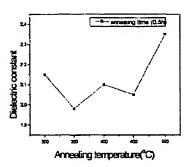
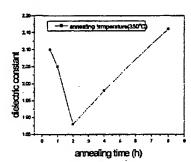


FIG. 33



PCT/KR02/01238

FIG. 34

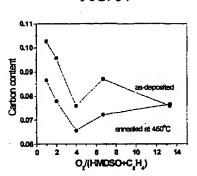
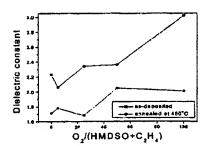


FIG. 35



PCT/KR02/01238

20/20

FIG. 36

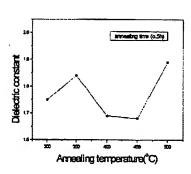
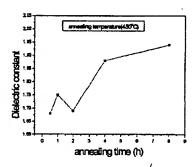


FIG. 37



【手続補正書】

【提出日】平成15年8月6日(2003.8.6)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

酸素含有気体プラズマと共に、少なくとも一つのビニル又はエチニル基を有する有機シリコン又は有機ケイ酸化合物、又は飽和有機シリコン又は有機ケイ酸化合物と脂肪族不飽和炭化水素との混合物を用いて化学蒸着を行うことを含む、低誘電常数を有する水素化されたシリコンオキシカーバイド(SiCO:H)薄膜を製造する方法。

【請求項2】

飽和有機シリコン又は有機ケイ酸化合物と脂肪族不飽和炭化水素との混合比が1:0.1 ~1:10の比率であることを特徴とする、請求項1に記載の方法。

【請求項3】

少なくとも一つのビニル又はエチニル基を有する有機シリコン又は有機ケイ酸化合物がビニルトリメチルシラン、ビニルトリエチルシラン、ビニルトリメトキシシラン、ビニルトリエトキシシラン、1,3,5ートリビニルー1,3,5ートリメチルシクロトリシロキサン、1,3,5,7ーテトラビニルー1,3,5,7ーテトラメチルシクロテトラシロキサン、1,3ージビニルテトラメチルジシロキサン、ヘキサビニルジシロキサン、アリルジメチルシラン、アリルジメトキシシラン、エチニルトリメチルシラン、エチニルトリエチルシラン、及びこれらの混合物からなる群から選択されることを特徴とする、請求項1に記載の方法。

【請求項4】

少なくとも一つのビニル又はエチニル基を有する有機シリコン又は有機ケイ酸化合物がビニルトリメチルシラン、1,3,5,7ーテトラビニルー1,3,5,7ーテトラメチルシクロテトラシロキサン、アリルジメチルシラン、1,3ージビニルテトラメチルジシロキサン、ビニルトリメトキシシラン、及びエチニルトリメチルシランからなる群から選択されることを特徴とする、請求項3に記載の方法。

【請求項5】

飽和有機シリコン又は有機ケイ酸化合物がトリメチルシラン、トリエチルシラン、トリメトキシシラン、テトラエトキシシラン、テトラエチルシラン、テトラメチルシクロトリシロキサン、テトラメチルシクロテトラシロキサン、テトラメチルシクロテトラシロキサン、テトラメチルシクロテトラシロキサン、オクタメチルシクロテトラシロキサン、ベキサメチルジシロキサン、ビストリメチルシリルメタン、ビニルトリメチルシラン、ビニルトリエチルシラン、ビニルトリエチルシラン、ビニルトリン・カーション、ビニルーは、カーション、カーション、アリルジシロキサン、ハキサーション、アリルジットキション、エチニルトリメチルション、エチニルトリエチルション、及びこれらの混合物からなる群から選択されることを特徴とする、請求項1に記載の方法。

【請求項6】

飽和有機シリコン又は有機ケイ酸化合物がテトラメチルシラン、ヘキサメチルジシロキサン、及びテトラメチルシクロテトラシロキサンからなる群から選択されることを特徴とする、請求項5に記載の方法。

【請求項7】

脂肪族不飽和炭化水素がH, C=CH, F, C=CF, H, C=CF, HFC=CFH, F, C=C=CF, H, C=C=

 CF_2 , HFC=C=CFH, $HC\equiv CH$, $FC\equiv CH$, $FC\equiv CF$, $C1_2$ $C=CC1_2$, H_2 $C=CC1_3$, H_3 $C=CC1_4$, H_4 $C=CC1_4$, H_5 $C=CC1_4$, H_7 $C=CC1_5$, H_7 $C=CC1_5$, H_7 $C=CC1_6$, H_7 $C=CC1_7$, H

【請求項8】

脂肪族不飽和炭化水素がH, C=CH, 又はF, C=CF, であることを特徴とする、請求項7に記載の方法。

【請求項9】

【請求項10】

薄膜を100~500℃範囲の温度で0.5~8時間熱処理することを特徴とする、請求項1に記載の製造方法。

【請求項11】

請求項1に記載の方法により製造された低誘電常数を有する水素化されたシリコンオキシカーバイド(SiCO:H)薄膜。

【国際調査報告】

INTERNATIONAL SEARCH REPOR		п	International application No. PCT/ICR02/01238	
A. CLASSIFICATION OF SURJECT MATTER				
IPC7 1301L 21/23 ·				
According to International Proces Classification (IPC) or to both transmit classification and IPC				
B. PIELDS SEABCHED				
Minister decementation startled (Commission system followed by electroscop symbols)				
PC7 C23C 1673, C23C 1630, B37B 300				
Decumentation searched other than enterseen decommendate to be existed that such decomments as a method in the set is searched				
ELECTION is that have constant during the intermetional wavels (curror of this base and, whose producible, execut terms used) USPAT, PPD, PAI				
C. DOCUMENTS CONSIDERED TO BE RELEVANT				
Сандогуй	Citation of derezons, with indication, where nypropriets, of the retorate postages			Reimmot to claim No.
Y	EP, A, 0 944 958 (DCIW CORNEN'S CORP.) 91 December 1999 See page 2, line 28 – Nee 35, page 2, line 48 – page, 3	l, lime 8		13.45.6.11
Y	WO, A. 9841423 (APPLISD MATERIALS INC.) 10 Petersey 1999 See page 4, then 15 - time 25, page 7, time 15 - page 8, time 24, page 9, time 20 - page; 10, time 20 -			13456H
*	US, A, 6 147 009 (E254) 14 Newschotz 2006 See the whole document			ı
٧	US A, 6 077 574 (ASC CORP.) 20 June 2009 See the whole document			l
Purther documents are listed in the confinencian of Dea C. See patent Charity research				
The point integrated risks decreased: **A decreased solving the general size of the sea which is yet resolving to be all presenter releases. **A decreased solving the general size of the sea which is yet resolving to be all presenter releases. **A decreased without the published on or other the intermediated **A decreased without sear them decreased a point of the season of presenter releases. **A decreased without sear them decreases a pleasing straight or which is contain to producing dear of clusters or which is contain to producing dear of clusters or which is contained to the contained or which is contained or which is contained or which is contained to the contained or which is contained				
	chal completion of the interpulsamed screek 19 AUGUST 2002 (29.06.2002)	29 AUGUST 2002 (29.08.2002)		
	Line states of the ISA/KE	Authorities officer		
Korean Emiliate all Proporty Office S20 Drasson-dorg, Son-ga, Dacacon 302-701, Republic of Rasson		SEC), Ten from Telephone No. 82-42-48	Leng	
	L 12-47-17-140	1		44.217

フロントページの続き

(74)代理人 100109830

弁理士 福原 淑弘

(74)代理人 100084618

弁理士 村松 貞男

(74)代理人 100092196

弁理士 橋本 良郎

(72)発明者 リー、シーウー

大韓民国、キュンサンブクード 790-784、ポハン、ナムーグ、ヒョジャードン (番地なし)、ポステック、デパートメント・オブ・ケミカル・エンジニアリング

(72)発明者 クワク、サンーキ

大韓民国、キュンサンブクード 790-784、ポハン、ナムーグ、ヒョジャードン、ポステック・デハクウォン・アパートメント 3-1104

F ターム (参考) 4K030 AA04 AA06 AA09 AA14 BA35 CA02 CA17 DA09 JA10 JA11 5F058 AA10 AC03 AF02 AG01 AH02 BA20 BC04 BC20 BF07 BF26 BF27 BF29 BH01 BJ02